

株式会社 Oscillated Recall Technology

半導体とEDAの豊富な技術蓄積をベースに先進のソリューションへ

事業概要

電子機器の設計／製造に関するソフトウェア開発

優位技術など

●ORテックは国内外の研究所／企業、大学と連携しながら半導体、LSI-Package、PCBなどに代表される電子機器の設計／製造に関連する先端技術を核としたソフトウェアを開発し、電子産業界の発展に貢献することを目指します。

●主に電子機器の設計／製造技術に特化したシミュレーションツールや画像検査装置の開発と販売を行っています。

●EMPATH-3D : 電磁界シミュレーション

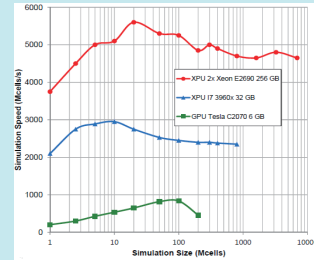
①GPUなしで従来のシミュレータより100倍以上高速な電磁界計算を実現した業界最速のFDTD方式シミュレータ

②LSIや基板等の電子機器の信号解析、電磁放射、S-parameter計算、熱解析などが可能。

③JEITA委員会と連携し3次元実装LSIの全体解析フローを開発中

④車載のCISPR-35に準拠した基板とハーネスの共振解析、車載に搭載したアンテナの放射解析などで2m x 5m x 2m規模の大規模空間解析を実現

⑤FDTD方式で初めてkHzから光の周波数大域までのBroad-Band解析を実現



●WELCOM : Etching-Simulator

①基板全体を平均10%以下で解析する業界最速のWet-Etching対応エッチングシミュレータ。

②シミュレーションを逆走させることで補正データを自動生成することが可能。競合CAMメーカーと比較し処理速度、マスク精度で業界トップの性能を実現。

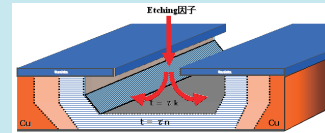
③直線形状のエッチング以外に、業界で初めて円弧形状のエッチング効果を定式化し、品質の高い曲線形状の補正データを自動生成する機能を実現。

④製造前に基板配線の仕上がり形状をシミュレーションすることで、配線の入力インピーダンスを予測する機能を実現。

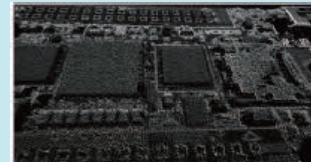
⑤断面形状を時間変化で高精度解析する機能を開発中。

⑥検査機器メーカーと製造ばらつきを自動抽出するフローを開発中。

⑦エッチング装置の性能を最適化するシミュレータを開発中。



エッチング解析



●画像処理 :

①基板の製造結果を撮影した画像から形状を取り出してCADデータに出力することが可能。コントラストの悪い画像を扱うRaster/Vectorエンジンを所有。

②CTで撮影した画像から2次元／3次元のCAD形状を取り出すことが可能。

③ドット文字の自動検出装置。

④位相シフトを使った3次元計測が可能。

企業概要

代表者: 小松崎 孝雄
 資本金: 1600万円
 従業員: 3名
 設立: 平成15年4月

主要製品

半導体、Package、PCBの設計／
 製造技術ソフトウェアの開発／販売

主要取引先

大手半導体メーカー・基板製造メーカーなど

各種認証, 認定, 資格等

主要設備

設備名	能力	台数

設備名	能力	台数

お問い合わせ

- ◆連絡担当者: 小松崎 孝雄
- ◆TEL: 029-858-6116 ◆FAX: 029-858-6116 ◆E-mail: tk_komatsuzaki@or-tech.co.jp
- ◆URL: <http://www.or-tech.co.jp>
- ◆住所: 〒305-0047 茨城県つくば市千現2-1-6 つくば研究支援センター C-A-10

鋳造
ダイカスト

鍛造
プレス

材料

機械加工

樹脂加工
樹脂成形

工具刃具

表面処理
表面加工
熱処理

電子部品
実装

金型
治工具

装置
自動機

研究
開発

ソフトウェア
システム

巻線
電工

製缶
溶接

食材生産

食材加工

食品加工

食品販売

その他